

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-283121
(43)Date of publication of application : 23.10.1998

(51) Int. Cl. G06F 3/06
G06F 12/16
G06F 13/10

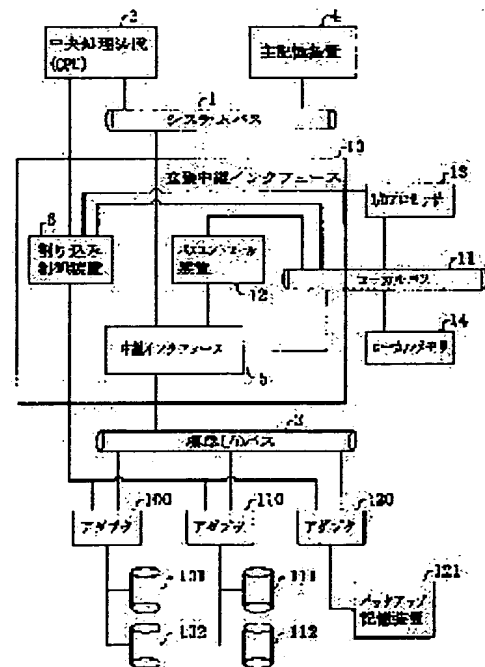
(21)Application number : 09-086850 (71)Applicant : MITSUBISHI ELECTRIC CORP
(22)Date of filing : 04.04.1997 (72)Inventor : OCHI HIDETOSHI

(54) DATA BACKUP SYSTEM

(57) Abstract:

PROBLEM TO BE SOLVED: To execute data backup without using a CPU, a main memory unit or a system bus by judging which one of the main memory unit and a local memory memory access on a standard I/O bus is to be performed to through a bus controller.

SOLUTION: By an I/O processor 13, transferred backup instruction data are read and write is performed in the local memory 14 through a local bus 11. After the write, in the case that backup conditions specified by the read backup instruction data are established, the bus controller 12 is controlled and an operation on the system bus 1 driven from the CPU 3 is retried in terms of a hardware. Then, by the I/O processor 13, in the retried state, whether the memory access on the standard I/O bus 2 is performed to the main memory unit 4 or performed to the local memory 14 is judged through the bus controller 12.



LEGAL STATUS

[Date of request for examination] 07.04.1997
[Date of sending the examiner's decision
of rejection]

[Kind of final disposal of application
other than the examiner's decision of
rejection or application converted
registration]

[Date of final disposal for application]

[Patent number] 2888222

[Date of registration] 19. 02. 1999

[Number of appeal against examiner's
decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right] 19. 02. 2002

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-283121

(43) 公開日 平成10年(1998)10月23日

(51) Int. Cl.⁵
 G 0 6 F 3/06 3 0 4
 12/16 3 1 0
 13/10 3 4 0

P I
 G 0 6 F 3/06 3 0 4 F
 12/16 3 1 0 M
 13/10 3 4 0 A

審査請求 有 請求項の数 6 O L (全 19 頁)

(21) 出願番号 特願平9-86850

(22) 出願日 平成9年(1997)4月4日

(71) 出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72) 発明者 越智 英敏

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(74) 代理人 弁理士 宮田 金雄 (外2名)

(54) 【発明の名称】 データバックアップ方式

(57) 【要約】

【課題】 大容量記憶装置からバックアップ記憶装置へのデータバックアップを中央処理装置、主記憶装置及びシステムバスを使用せずに実行することができ、システム稼働時にシステム動作を大きく妨げないようにすることができる。

【解決手段】 I/Oプロセッサ13は、システムバス1上での動作をハードウェア的にリトライさせた状態で、標準I/Oバス2上でのメモリアクセスが主記憶装置4に対して行われるか、あるいはローカルメモリ14に対して行われるかをバスコントロール装置12を介して判定するように構成する。

